

2025年 ISSCC国内報告会 プログラム

日時 : 2025年 3/27(木) 9:30~15:30

場所 : ベルサール飯田橋駅前 Room 1 + オンライン

〒102-0072 東京都千代田区飯田橋 3 丁目 8 - 5 住友不動産飯田橋駅前ビル

開始	終了	タイトル	発表者 (敬称略)	所属	司会 (敬称略)
9:30	9:35	Opening	新居 浩二	TSMC	富嶋
9:35	9:45	ISSCC 2025 概要	宮地 幸祐	信州大学	富嶋
9:45	10:10	[6.5] A 25.2Mpixel 120frames/s Full-Frame Global-Shutter CMOS Image Sensor with Pixel-Parallel ADC	貝沼 世樹	Sony Semiconductor Solutions	富嶋
10:10	10:35	[30.2] A 1Tb 3b/cell 3D-Flash Memory with a 29%-Improved-Energy- Efficiency Read Operation and 4.8Gb/s Power-Isolated Low-Tapped-Termination Ios	柳平 康輔	KIOXIA	富嶋
10:35	10:45	Break			
10:45	11:00	[30.6] A 64Gb DDR4 STT-MRAM Using a Time-Controlled Discharge- Reading Scheme Using a 0.001681 μ m ² 1T-1MTJ Cross-Point Cell	初田 幸輔	KIOXIA	富嶋
11:00	11:25	[5.6] A Power-Efficient CORDIC-less Digital Polar Transmitter Using 1b DSM-Based PA Supporting 256-QAM	Yuncheng Zhang	東京科学大学	富嶋
11:25	12:35	Lunch			
12:35	12:45	ISSCC 2025 技術トレンド : MEM	伊藤 孝	ルネサスエレクトロニクス	河村
12:45	12:55	ISSCC 2025 技術トレンド : IMD	榊原 雅樹	ソニーセミコンダクタソリューションズ	河村
12:55	13:05	ISSCC 2025 技術トレンド : RF	濱田 裕史	NTT	河村
13:05	13:15	ISSCC 2025 技術トレンド : WLS	濱田 裕史	NTT	河村
13:15	13:25	ISSCC 2025 技術トレンド : TD	三浦 典之	大阪大学	河村
13:25	13:35	Break			
13:35	14:00	[11.1] A 256-Element Ka-Band CMOS Phased-Array Receiver Using Switch-Type Quadrature-Hybrid-First Architecture for Small Satellite Constellations	加藤 星風	東京科学大学	榊原
14:00	14:25	[19.2] A 96fsrms-Jitter, -70.6dBc-Fractional-Spur Cascaded PLL Employing Two MMDs with Shared DSM for Quantization Noise Cancellation	Haoming Zhang (張 浩明)	東京大学	榊原
14:25	14:35	Break			
14:35	14:50	[13.6] A Via-Programable DNN-Processor Fabrication Toward 1/40th Mask Cost	Jaewon Shin (シン ジェウォン)	東京大学	榊原
14:50	15:15	[20.1] A 3.5 \times 3.5mm ² 1.47mW/ch 16-Channel MSS-CMOS Heterogeneous Multi-Modal-Gas-Sensor Chip Stack	成瀬 厚太郎	大阪大学	榊原
15:15	15:20	Closing	遠藤 哲郎	東北大学	富嶋