



東京支部2025年第9回講演会

プロセス制御の高性能を目指して —知能制御からアクティブ外乱抑制まで

講師: 余 錦華 教授

(東京工科大学工学部機械工学科 教授
/2021年IEEE Fellow)



ハイブリッド開催

参加無料

2025年12月19日(金) 15:00～16:30

会場: 機械振興会館 6階6-67



【講演概要】

プロセス制御において、プロセスにおける無駄時間、パラメータの変動や各種外乱は、制御性能に大きく影響している。プロセス制御の高性能を実現するために、われわれは、従来からエキスパート制御、インテリジェント制御、予測制御や、アクティブ外乱推定などの制御手法を適用してきた。特に、制御性能に影響する要因を制御入力端の信号としてまとめて推定し、アクティブに抑えることが重要だと認識し、等価入力外乱手法を提案した。

本講演は、我々が今まで行ってきた研究を整理して説明し、特に、等価入力外乱手法を用いたシステム構成を示し、実例を用いてその有効性を示す。

お申込みは
こちらから



Scan me!

お問合せ: IEEE東京支部事務局
tokyosec@ieee-jp.org

主催/共催: IEEE 東京支部 TPC
IEEE 東京支部 LMAG
協賛: IEICE 東京支部